



S1		RCBus80	
A15	1	A15	P41
A14	2	A14	BA1
A13	3	A13	BA0
A12	4	A12	P44
A11	5	A11	DREQ1
A10	6	A10	DACK1
A9	7	A9	DREQ2
A8	8	A8	DACK2
A7	9	A7	A23
A6	10	A6	A22
A5	11	A5	A21
A4	12	A4	A20
A3	13	A3	A19
A2	14	A2	A18
A1	15	A1	A17
A0	16	A0	A16
GND	17	GND	57
VCC	18	VCC	58
	19	MT	RFSH
	20	RST	RAMEN
	21	CLK	CLK2
	22	INT	BUSAK
MREQ	23	MREQ	HALT
WR	24	WR	BUSRQ
RD	25	RD	WAIT
	26	TORQ	NMI
D0	27	D0	D8
D1	28	D1	D9
D2	29	D2	D10
D3	30	D3	D11
D4	31	D4	D12
D5	32	D5	D13
D6	33	D6	D14
D7	34	D7	D15
	35	TxD	RTS1
	36	RxD	CTS1
	37	IRQ1	IRQ2
	38	IE1	P78
	39	IE0	P79
	40	P40	P80

# RCBUS

Creative Commons Attribution-NonCommercial-ShareAlike 4.0 International  
(CC BY-NC-SA-4.0)  
Tadeusz Pycio

Sheet: /  
File: RAM640.kicad\_sch

Title: Memory Module 128+512kB

Size: A4 Date:  
KiCad E.D.A. kicad (6.0.11)

Rev: 1.1  
Id: 1/1